EUROPEAN PATENT OFFICE

Patent Abstracts of Japan

PUBLICATION NUMBER

63161569

PUBLICATION DATE

05-07-88

APPLICATION DATE

24-12-86

APPLICATION NUMBER

61313904

APPLICANT: MATSUSHITA ELECTRIC IND CO LTD;

INVENTOR: HIGASHIYA YASUSHI;

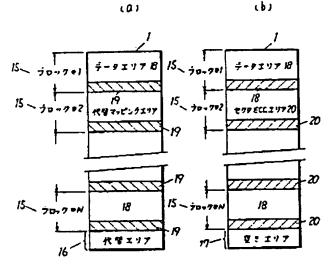
INT.CL.

G11B 20/10 G11B 7/00

TITLE

OPTICAL INFORMATION RECORDING

AND REPRODUCING DEVICE



ABSTRACT :

PURPOSE: To improve the reliability of data reproduction for both a recording type optical disk and a reproduction only optical disk by adopting unifiedly the same track allocation for the handling of a defective sector of an optical disk.

CONSTITUTION: The type of an optical disk 1 is identified, and in case of the recording type optical disk as shown in figure (a), a spare area is used as an alternative sector 16 and a defective sector detected by a defect sector detecting means is substituted into the alternative sector 16 by a sector substituting means. In case of the reproduction only type optical disk as shown in figure (b), the spare area is used as a check sector recorded with a 2nd coded data in advance and if error correction disable state takes place by means of a 1st error control means at the reproduction of the sector for a data area 18 takes place, a 2nd error control means uses the check sector corresponding to the error sector to apply error correction. Since the same track location is applied unifiedly to handle a defective sector of both types of disks, the reliability of data recording/reproduction is improved for both the recording type optical disk and the reproduction only type optical disk.

COPYRIGHT: (C)1988,JPO&Japio

⑩ 日本国特許庁(JP)

の特許出願公開

⑩ 公 開 特 許 公 報 (A)

昭63 - 161569

@Int Cl.4

識別記号

庁内整理番号

④公開 昭和63年(1988)7月5日

20/10 G 11 B 7/00 Q-6733-5D A-7520-5D

審査請求 未請求 発明の数 1 (全9頁)

②発明の名称

光情報記録再生装置

昭61-313904 ②特

昭61(1986)12月24日 23出 願

勲 ⑦発 明 者 佐 藤 久 島 能 明 者 福 ②発 司 明 者 髙 木 裕 ②発 易 個祭 明 者 東 谷

大阪府門真市大字門真1006番地 大阪府門真市大字門真1006番地 大阪府門真市大字門真1006番地

大阪府門真市大字門真1006番地 松下電器産業株式会社内 松下電器産業株式会社内 松下電器産業株式会社内 松下雷器産業株式会社内

松下電器産業株式会社 願 の出 人 敏 男 弁理士 中尾 理 勿代

大阪府門真市大字門真1006番地

外1名

明

1. 発明の名称

光情報記録再生装置

2. 特許請求の範囲

(1) データを記憶するデータエリアと予備エリ アとで構成する複数のプロックに分割された記録 型光ディスクおよび再生専用型光ディスクにデー タを記録再生する光情報記録再生裝置において、 光ディスクのタイプを識別するディスクタイプ機 別手段と、データを第1のエラー訂正検出符号で 符号化した第1の符号化データを生成し再生され た符号化データのエラーを検出し訂正する第1の エラー制御手段と、前記光ディスクに前記第1の 符号化データを記録あるいは再生する記録再生手 段と、前記第1の符号化データを第2のエラー町 正検出符号の情報記号部として符号化した第2の 符号化データを記録した検査セクタを用いてエラー を検出し訂正する第2のエラー制御手段と、欠陥 セクタを検出する欠陥セクタ検出手段と、前記プ ロックのアータエリアの欠陥セクタを代替するセ クタ代替手段とを備え、前記ディスクタイプ識別 手段によって、記録型光ディスクが検出された場 合は前記予備エリアを代替セクタとして使用し、 前記欠陥セクタ検出手段で検出された欠陥セクタ を前記セクタ代替手段で前記代替セクタに代替し、 再生専用型光ディスクが検出された場合は前記予 **備エリアを前記第2の符号化データを予め記録**し た検査セクタとして使用し、前記データエリアの セクタ再生時に前記第1のエラー制御手段で生じ た訂正不能エラーを前記第2のエラー制御手段で 該 当 エ ラ ー セ ク タ に 対 応 し た 検 査 セ ク タ を 用 い て 訂正することを特徴とする光情報記録再生装置。 (2)セクタ代替手段は、予備エリアを代替セク タとマッピングセクタに割り当てると共に、前記 マッピングセクタのマッピングアータを 格納する 記憶手段を有し、前記記憶手段のマッピングデー タによってデータエリアの欠陥セクタを代替セク タに代替し、前記アータエリアの欠陥セクタと代 替記録した代替セクタのアドレス対応マップ情報 を前記マッピングセクタに再配録することを特徴

持開昭 63-161569 (2)

とする特許 請求の範囲第 1 項記載の光情報記録再 生装置。

(3)予備エリアをプロック当たり1トラック設けたことを特徴とする特許請求の範囲第1項記載の光情報記録再生装置。

(4)予備エリアをプロックの各トラック毎に1 セクタ設けたことを特徴とする特許額求の範囲第 1項記載の光情報記録再生装置。

(5) プロックは、記録型光ディスクと再生専用型光ディスクでデータエリアと予備アエリアのトラック、セクタ配置関係を同じくしたことを特徴とする特許請求の範囲第1項から第4項いずれかに記載の光情報記録再生装置。

3. 発明の詳細な説明

産業上の利用分野

本発明はレーザ光を照射して情報を記録再生する光情報記録再生装置に係るもので、特に記録型光ディスクと再生専用型光ディスクの欠陥セクタの管理を統一的に行なう光情報記録再生装置に関する。

はアータに対してエラー検出訂正のための符号に をセクタ単位で行ない、各セクタのデータが正し く再生できるようにしている。しかしながら、級 り検出訂正符号は512パイト~2Kパイトの クタを単位としているために、セクタ構造と でいるないのではないのでは 分の全域に及るである。とは ないないないのでは かった。 での全域になり、アータの正常な再生が困難になる る場合があった。

そこで、WTディスクではデータを記録した直接にデータを再生し記録したデータが正しく再生されることを確認する、いわゆるリードペリファイを行なって欠陥セクタを検出し、欠陥セクタを発力ないの特定の領域に設けた代替セクタに記録する代替処理が行なわれてきた。しかし、WTディスクでメディア寿命や繰り返し記録回数によって光ディスクに欠陥が増加するため代替セクタの管理が複雑かつ困難になったり、代替処理時間が長くなるといった問題点が有った。

従来の技術

発明が解決しようとする問題点

光ディスクでは、 1 μ m 程度に絞ったレーザー 光を照射し記録再生を行なうために、ディスク表 面のほこりやディスク基材内の異物、あるいは記 録面の欠陥等が原因となる種々のエラーが発生す る。このため、セクタ構造を有する光ディスクで

また、ROディスクは専用工場において大量にスタンプ複製が行なわれる関係で上記のリードペリファイは採用できず、生産したディスクのすべてを再度読みだして検査して不良ディスクを破棄することでそのデータ品質を管理している。このように全数検査することは、製造コストの上昇となる問題があった。

本発明はかかる点に鑑み、光ディスクの欠陥セクタの取り扱いを同一のトラックアロケーションで統一的に行なうことによって記録型光ディスクおよび再生専用型光ディスクのどちらについてもデータ再生の信頼性の高い光情報記録再生装置を提供することを目的とする。

問題点を解決するための手段

本発明は光ディスクのタイプを識別するディスクタイプ識別手段と、データを第1のエラー訂正校出符号で符号化した第1の符号化データを生成し再生された符号化データのエラーを校出し訂正する第1のエラー制御手段と、光ディスクに第1の符号化データを記録あるいは再生する記録再生

特開昭 63-161569 (3)

手段と、第1の符号化データを第2のエラー訂正 検出符号の情報記号部として符号化した第2の符 号化データを記録した検査セクタを用いてエラー を訂正する第2のエラー制御手段と、欠陥セクタ を検出する欠陥セクタ検出手段と、データセクタ の欠陥セクタを代替するセクタ代替手段とからな る。

作用

タに生じたエラーを訂正するエラー訂正検出回路 (EDAC)、8はホストCPU4からのデータ に第1のエラー訂正検出符号を付加した符号化デー タをディジタル変調してライトアータ100を出 カしたり、トライプ 2 のリードアータ 1 0 1 から アータを復調するアータ変調復調回路(M O D E M)、9は目的セクタアドレスを検出して、記録・ 再生・消去の開始信号を発生するセクタリード/ ライト制御回路、10はコントローラ3の動作を 制御する制御CPU、11はドライプ2とのイン ターフェース、12は光アィスク1のマッピング セクタのマッピングアータを格納しておくマッピ ングメモリ、13は検査セクタの第2のエラー釘 正検出符号の復号を行なう時に使用する作業エリ アとしてのパリティパッファ、14はラートゲー ト 1 0 2 とイレーズゲート 1 0 3 とリードゲート 104とをオアするOR回路、100はデータ変 調復調回路8からの変調アータで光ディスク1に 記録するライトデータ、101は光ディスク1か ら再生されたリードデータ、102はライトデー ングセクタに再記録する。また、再生専用型光ディスクの場合は、予備エリアを第2の符号化データを予め記録した検査セクタとして使用し、データエリアのセクタ再生時に第1のエラー制御手段でエラー訂正不能が生じたとき第2のエラー制御手段で設当エラーセクタに対応した検査セクタを用いてエラー訂正する。

寒 旆 例

タ 1 0 0 が有効なことを示すライトゲート、 1 0 3 は光ディスク 1 を消去するためのイレーズゲート、 1 0 4 はデータ変調復調回路 8 にデータ復調開始を指示するリードゲート、 1 0 5 は再生アドレス信号、 1 0 6 は制御 C P U 1 0 の C P U データパスである。

第2 図は本発明に適用される光ディスクの第 1 の実施例のディスクフォーマット構成図である。 第2 図(a) はW T ディスク、第2 図(b) は R O ディスクのディスクフォーマット構成図である。

第2図において、1は光ディスク、15は複数のトラックからなるプロック(#1から#N)、16は代替/マッピングエリア19をオーパフローした欠陥セクタを記録する代替エリア、17は代替エリア16に対応しROディスクでは使用しない空きエリア、18はデータを第1のエラー訂正検査符号で符号化した符号化データを記録するでではなエリア、19はプロック15の欠陥セクタを代替記録し、代替マップ情報を管理する代替/マッピングエリア、20は第2のエラー訂正検出符

特開昭 63-161569 (4)

で符号化した検査セクタからなるセクタECCエ リアである。

第3図は第2図のプロック15の詳細構成図で あって、第3図(a)はWTディスクの、第3図 (b)はROディスクの詳細構成図である。

第3図(a)において、プロック15は n本のトラックを有し、データを記録再生するためのデータセクタS(S1からS16)からなる(n-1)本のトラック(1からn-1)とこれらデータセクタSの欠陥セクタを代替する代替セクタR(R1からR14)と代替された欠陥セクタと代替セクタのアドレス対応情報を管理するマッピングセクタのアドレス対応情報を管理するマッピングセクタの以上、M2)からなる1本のトラックで構成される。第3図の実施例において、マッピングセクタは光ディスクの最も重要な管理データであるからデータ信頼性およびマッピングデータ記録中の停電などのシステムタウンを考えて複数セクタを割り当てるのがよい。

第 3 図 (b) において、プロック 1 5 はデータ が予め記録されたデータセクタ S (S 1 から S 1

ングされ、各プロック 1 5 の全てのセクタにテストデータを記録再生してセクタアドレスエラー、 アータエラーあるいはデータ部のディフェクトの 有無をチェックし、エラーのあった欠陥セクタを 代替したマッピングデータがマッピングセクタ M (M 1 と M 2)に記録されているものとする。

マッピングアータはプロック15の欠陥セクタ

6)からなる(n-1)本のトラック(1からn-1)とこれらデータセクタSの第1の符号化データを情報符号として第2のエラー訂正検出符号で符号化した第2の符号化データを記録した検査セクタP(P1からP16)の1本のトラックから構成される。第3図(b)では斜線を付けたセクタS1、S3、・・、のオーパーオール・パリティを検査セクタP11に記録する様子を示してある。

以上のように構成された本実施例の光ディスクと光情報記録再生装置ついて、以下その動作を説明する。

まず、コントローラ3は、電源投入時および光 ディスク1の交換時にドライブ2に現在挿入され ている光ディスク1の種別を問い合わせ、ドライ プ2は光ディスクカートリッジの識別穴あるいは 光ディスク1のコントロールトラックに記録され た制御情報で光ディスク1の種類を検出し、その 内容をコントローラ3に通知する。

光ディスク 1 が記録型光ディスクの場合は、アロック 1 5 の # 1 から # N が最初にフォーマッティ

アドレスと代替記録された代替セクタのアドレス、 代替セクタの使用状況マップ、代替トラックエリ アのセクタの使用状況などから構成される。

プロック15のトラック数(n本)は、光ディスクドライブの検索機構の特徴から高速検索可能な値、すなわち光ヘッドのアクチュエータの可動範囲(密検索あるいはトラックジャンピング範囲)に選ぶ。こうすることによって低速度のリニアモータを動かす必要が無くなり高速のセクタ代替処理が行なえる。

いま、光ディスク1がWTディスクである場合 にデータ記録するときの動作を説明する。

(1) ホストCPU4は、システムインターフェース 5 に ライトコマンドを出力する。 ライトコマンドは目的セクタアドレス、 記録するセクタブロック数、 ライトオペコードなどのデバイスコマンドプロック(DCB) からなる。

(2)コントローラ3の制御CPU10はシステムインターフェース5からDCBを受取り、ドライア2に目的セクタの属するプロック15の代替

特開昭 63-161569 (5)

/マッピングエリア19のトラックをシークするよう指示する(ただし、第1図においてはドライプ2の検索系、制御CPU、ドライブ制御インターフェースのプロックは図示していない)。

(3)トラック検索を完了すると、コントローラ 3の制御 C P U 1 0 はマッピングセクタ M 1 を読 み込み、マッピングメモリ 1 2 に格納する。もし、 マッピングセクタ M 1 がエラーなら M 2 を読む。

(4)マッピングメモリ 1 2 へのマッピングデータの格納が完了すると、ホスト C P U 4 からデータがシステムインタフェース 5 経由で R A M 6 に転送される。

(5)エラー訂正校出回路7はRAM6に転送されたデータに第1のエラー訂正校出符号を付与する。

(6)制御CPU10はドライブ2に目的セクタのあるトラックのシークを指令し、セクタリード / ライト制御回路9に目的セクタのアドレスとライト指令をセットする。

(7)セクタリード/ライト制御回路9が目的セ

(1) ホスト C P U 4 はシステムインターフェース 5 にリードコマンドを出力する。リードコマンドは目的セクタアドレス、 読み取るセクタプロック数、リードオペコードなどのデパイスコマンドプロック(D C B) からなる。

(2) コントローラ 3 の 制御 C P U 1 0 はシステムインターフェース 5 から D C B を受取り、 ドライプ 2 に目的セクタの属するプロック 1 5 の代替 ノマッピングエリア 1 9 のトラックをシークするよう指示する。

(3)トラック検索を完了すると、コントローラ 3の制御CPU10はマッピングセクタM1を統 み込み、マッピングメモリ12に格納する。もし、 マッピングセクタM1がエラーならM2を読む。 (4)マッピングメモリ12へのマッピングデー タの格納が完了すると、コントローラ3は目的セ クタアドレスの属するトラックを割りだして、ド ライブ2にシークを指令する。

(5) 制御 C P U 1 0 はセクタリード/ ライト 割 御回路 9 に目的セクタのアドレスとリード指令を クタを検出すると、 ライトゲート 1 0 2 をデータ 変調復調回路 8 に出力して R A M 6 から符号化データを読み出してディジタル変調し、 ライトデータ 1 0 0 をドライブ 2 では、 ライトゲート 1 0 2 は半導体レーザドライブ回路 を記録モードにし、 ライトデータ 1 0 0 で変調してセクタに記録する。

(8)(6)の目的セクタンピングデータに でマッピングメモリ12のマッピングデータに 類して該当セクタが欠陥セクタであればマッピングが がの代替セクタアドレングエリア19の代替とクタアドレングエリア19の代替とクタアピングエリア19の代替とフタを記録に 5の代替セクタを使い切った場合、代替エクアと 6の未使用セクタを後えると共に該当マッピングメモリ12を書き換えると グセクタM1、M2を更新する。

以上でデータ記録動作の説明を終わり、次にデータ再生についてその動作を説明する。

セットする。目的セクタアドレスは、再生に先だってマッピングメモリ 1 2 のマッピングデータを参照して当該セクタ 1 5 が欠陥かどうか調べ、もし欠陥セクタであればマッピングデータから代替セクタアドレスを知って、該当プロックの代替セクタをリードする。

(6)セクタリード/ライト制御回路9が目的セクタを検出すると、リードゲート104をデータ 変調復闘回路8に出力してリードデータ101を 復額し、復額データをRAM6に格納する。

(7)RAM6に格納された復額データはエラー 訂正検出回路7でエラー検出と訂正が行なわれR AM6に再度格納される。

(8) R A M 6 のエラー訂正されたデータをホスト C P U 4 にシステムインターフェース 5 経由で転送する。

でデータの再生動作が完了する。

また、光ディスクは繰り返し記録による記録膜の劣化や使用中に付着したゴミやよごれによってセクタが不良となることがある。このため、デー

特開昭 63-161569 (6)

タ記録直後に記録データをリードし、データの品質を第1のエラー訂正検出符号をデコードしてエラーシンドロームの状態を検査し、もし所定の基準以上のエラーがある場合は当該セクタを新たに欠陥セクタとして代替する。このリードベリファイ動作は、マージンをとるために再生条件やエックされる。

ついで、該当セクタのデータを該当プロック1 5の未使用代替セクタに記録し、マッピングメを到り12の内容を更新してマッピングセクタ M にこっする。こうするにデセクタ B の内容に一致を担ける。などでなるになった、マッピングタ R の代替に、サークの保証である。では、アクタのにではないでは、アクタのにではないでは、アクタック数である数10本に選ぶことによって、カックをある。1000年に選ぶことによって、カックをある数10本に選ぶことによって、カックをあるまりである数10本に選ぶことによって、カックをあるのでははないでは、1~

以上の説明で明らかなように、光ディスクをプロックに分割し、各プロック毎に欠陥セクタと代替セクタのマッピングデータを記録するマッピングテータを記録するマッピングをセクタ代替処理を実現できる。また、プロック管理によってマッピングデータを格納するマッピングメモリも小容量で良いことは装置の定価格化を可能にする。

第4 図は、本発明のRO光ディスクのセクタECCエリア20の第2のエラー訂正符号の一実施 例の構成図を示すものである。第4 図において、 21 はデータセクタ、22 は検査セクタである。

第4図において、データエリア18は(n-1)本のトラックとmケのセクタの例で、第1のエラー 町正符号で符号化されたデータセクタ21の第1 の符号化データに対して各トラックから1セクタ ずつ、2セクタおきの計(n-1)ケのセクタにつ いてオーパーオール・パリティを取った第2の符 号化データがセクタECCエリア20の検査セク タ22に記録されている。すなわち、トラック1、 2 ケのマッピングセクタ M で初期の欠陥セクタのみならず使用中に発生した代替処理の追加欠陥セクタをも十分登録することができ、マッピングデータの容量も 1 ~ 2 セクタと少ないためコントローラ 3 に小容量のメモリを持つことで容易にマッピングデータを管理できる。

たとえば、64トラック/プロック、16セクタ/トラック、1,024パイト/セクタ、マッピングデータとして欠陥セクタアドレス3パイトと代替セクタアドレス3パイトとの定すると、170セクタ相当の欠陥セクタが収容できるから170/(64X16)=16.6%の欠陥率まで取り扱える。これは実用上十分に余裕のある値である。

以上のように、欠陥セクタはプロック単位でマッピングセクタで管理されるためコントローラ8のマッピングメモリ17は1~2セクタ程度の小容量でよく、また、プロックは光ヘッドの密検案ジャンピングで高速に検索できるため高速なセクタ代替が行なえる。

セクタ2のS12、トラック2セクタ4のS24、・・、トラック(n ー 1)、セクタ(m ー 1)のSn-1m-1符号化データのオーパーオール・パリティ P 1、トラック 1、セクタ3のS13、トラック2セクタ5のS26、・・、トラック(n ー 1)、セクタ(m)のSn-1m 符号化データのオーパーオール・パリティP 2というようにして P 1 から P n の n ケの検査セクタを予め記録してある。

いま、第4図のように構成したプロック15をもつROディスクにセクタの全域におよぶようなエラーを生じる欠陥があって、データ再生時にエラー検出訂正回路7で訂正不能エラーが検出されたときのデータ再生動作について説明する。

(1) コントローラ3の制御CPU10は、訂正不能セクタの第2の符号化データを生成した該当プロックのセクタアドレス、セクタECCエリア20の該当校査セクタ22を割り出す。

(2)コントローラ3はドライア2に先頭セクタのトラックのシークを指令する。

(3)トラックシークが終了すると、制御CPU

特開昭63-161569 (ア)

10は訂正不能セクタ以外のデータセクタ21と 検査セクタ22を1セクタづつ再生し、RAM6 の第1の符号化データをパリティパッファ13を 作案エリアとしてセクタ間のオーパーオール・パ リティをとる。

(4) 訂正不能セクタ以外のデータセクタ21と 検査セクタ22のすべてのオーバーオール・パリ ティを計算したパリティパッファ12の内容が訂 正不能セクタの訂正されたデータである。

第4 図から明らかなようにオーバーオール・パリティを計算するデータセクタ2 1 はプロック 1 5 内では同じセクタアドレスのセクタは 1 ケしか含まれないから少なくとも関あうセクタのデータフィールド部間のセクタ I D 部、ギャップ部の数1 0 パイトから1 0 0 パイト以下のディフェクトであれば検査セクタに関わるセクタが 1 ケ以上エラー訂正不能となることはないので訂正できる。

さらに、オーバーオール・パリティの代わりに リードソロモン符号などを複数のセクタに記録し ておけば複数のセクタにエラーがあってもて訂正

ファイの処理時間を改善するもので、 セクタ代替 /マッピングエリアで 1 トラックジャンプを実行 することによってディスク回転待ち時間を最小と する。

発明の効果

以上説明したように、本発明によれば記録型光ディスクと再生専用型光ディスクの欠陥セクタの取り扱いを同一のトラックアロケーションで統一的に、しかも高速かつコンパクトに処理を行ななったができ、記録型光ディスクおよび再生専用型光ディスクのどちらについてもデータ記録再生の信頼性の高い光情報記録再生装置を提供することができるの実用的効果は大きい。

4、図面の簡単な説明

第1図は本発明の一実施例の光学的情報記録再生装置のプロック図、第2図は本発明に適用される光ディスクの第1の実施例のディスクフォーマット構成図、第3図は第2図のプロック15の詳細構成図、第4図は本発明のRO光ディスクのセクタECCエリア20の一実施例の構成図、第5図

できることはいうまでもない。

以上のように、WTディスクと同じディスクフォーマット構成でディフェクトに強いROディスクが構成できることは、光ディスクのディスクフォーマットの統一、論理セクタアドレスと物理セクタアドレス管理の簡便化およびコントローラの制御マイクロコードの容量の低減に効果がある。

第5 図は本発明に適用される光ディスクの第2の実施例のディスクフォーマット構成図である。 第5 図(a)はWTディスク、第5 図(b)はR Oディスクのディスクフォーマット構成図である。 第5 図において番号1、15 から18は第2 図と 同じものを表わし、23 と24 はそれぞれトラック毎に設けられたセクタ代替/マッピングエリア とセクタECCエリアである。

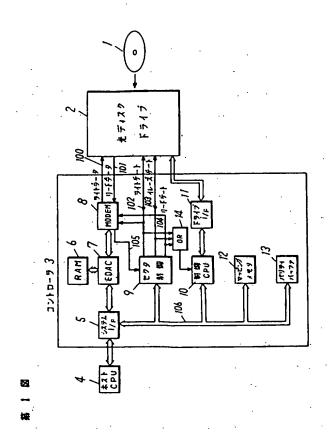
セクタ代替/マッピングエリア 2 3 は、エラー 訂正不能セクタの発生確率 1 0 ⁻⁸ ~ 1 0 ⁻¹⁰ から 考えて 1 トラックに 1 セクタで十分である。

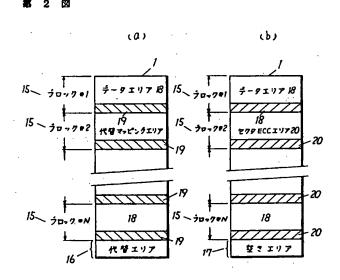
第 5 図 の 構成 は、 スパイラルトラック をもつ 光 ディスク 1 の データ 記録と 記録直後のリートベリ

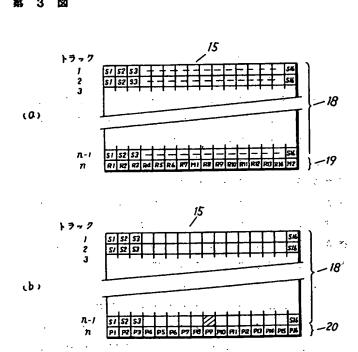
は本発明に適用される光ディスクの第2の実施例 のディスクフォーマット構成図である。

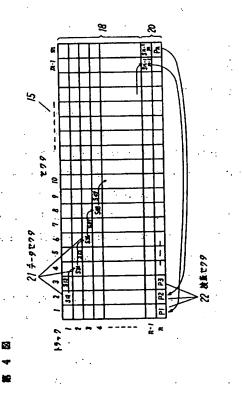
1 … 光ディスク、2 … 光ディスクドライブ、3 ... コントローラ、 4 ... ホスト C P U 、 5 ... システ ムインターフェース、 6 … ランダムアクセスメモ リ、7…エラー訂正検出回路、8…テータ変調復 調回路、 9 … セクタリード/ライト制御回路、 1 0 … 制御CPU、11 … ドライブインターフェー ス、12…マッピングメモリ、13…パリティパッ ファ、14…0R回路、15…プロック、16… 交替エリア、17…空きエリア、18…データエ リア、19…代替/マッピングエリア、20…セ クタECCエリア、21…データセクタ、22… 検査セクタ、23…セクタ代替/マッピングエリ ア、 2 4 ··· セクタECCエリア、 1 0 0 ··· ライト アータ、101…リードアータ、102…ライト ケート、103…イレーズゲート、104…リー ドゲート、105…再生アドレス信号、R…代替 セクタ、 S … データセクタ、 R … 代替セクタ、 M …マッピングセクタ。

特開昭 63-161569 (8)









特開昭 63-161569 (9)

第 5 図

